EXHIBIT A

ERFINDUNGSMELDUNG

Infineon Technologies AG bzw. Beteiligungsges. Aktenzeichen der PA

Bereits vorab an ZT PA übermittelt per FAX

	weitersenden!	weitersenden! Wenn ja - bilte u n b e d i n g t ankreuzen!		2002E302291E		
	ich/Wif (Vor- und Nachname der/des Erf	inder[s] - weltere Angaben und Unterschrift[en]	letzte Seite)	Anzahi der	Datum der Ausfertigung:	
	Harald Böttner, Martin Jägle	und Axel Schubert		Erfinder:		
				3	26.6.2002	
	melde[n] hiermit die auf den fo	olgenden Seiten vollständig besc	hriebene Erfin	dung mit	der Bezeichnung:	
	AuBi Dünnschichtlot					
1.	An Vorgesetzten der/des Erf	inder[s]			Eingang am:	
	Herm/Frau Hr. Kuhlmann		CFE PT TC C	PTO		
	mit der Bitte, die nachstehend	en Fragen zu beantworten:	(Dienststelle)		F 7 /3 - 22 2	
(a) Wann ging die Erfindungsm	eldung bei Ihnen ein?		→	5. Juli 2002	
	b) Geht die Erfindung auf öffei		Mari			
	nein ja, Vorhaben:	•	 			
	c) Gibt es ein zugehöriges inte	_	\f	1		
		Micro Pelt: Inf:	neen Ven	turei	Ab Eingang läuft gesetzliche Fristl	
	Nur bei ZT-Erfindungen auszu	Nur bei ZT-Erfindungen auszufüllen:				
	Projekt-Nr. Titel: Entwicklungs- projekt im Interesse v	on Bereich:		chpartner:	Kerntechnologie:	
	projekt		Dringlichkeitsver	merk		
	d) Anmeldung wird empfohlen	· · · · · · · · · · · · · · · · · · ·				
	Kosten trägt (Organisationseinheit):	Infineon Venture	 .			
(_		cht unser Interessengebiet Es si		ıde	Ta 1 12 01	
	Dienststellen zu befrage	en: <u>Infineon Vento</u>	ANC		Fo it Houph	
		<u>'</u>			onwender	
	05.07, 2002 (Unterschri	ft des Vorgesetzten)	-	:		
ii.	Bitte wegen gesetzlicher Fri	st sofort weiterleiten an			Eingang am:	
	Siemens AG				Dr. Langenwalter	
	ZT PA (Patentabteilung)				1 1. Juli 2002	
	Standort:				1	
	· ·	(z.B.: Mch/M, Erl/S, Bin/N, Khe/R, Pdb)				
	zur weiteren Veranlassung.				CT IPS AM Mch P/R	
					Eing. 20, Nov. 2002	
					GB	
					Friat	

- 1. Welches technische Problem soll durch Ihre Erfindung gelöst werden?
- 2. Wie wurde dieses Problem bisher gelöst?
- 3. In welcher Weise löst Ihre Erfindung das angegebene technische Problem (geben Sie Vorteile an)?
- 4. Worin liegt der erfinderische Schritt?
- 5. Ausführungsbeispiel[e] der Erfindung.

1) Gegenstand der Patentanmeldung

Die vorliegende Patentanmeldung beschreibt die Verwendung von Außi Dünnschichtloten zur Nutzung in Lötverbindungen und vorzugsweise für die Herstellung von thermoelektrischen Bauelementen wie Peltierkühlem und Thermogeneratoren.

2) Stand der Technik siehe Anlage.

3) Problemiösung

siehe Anlage

4) Die erfinderische Aufgabe wird durch die in der Anlage beschriebenen Ausführungsbeispiele 1 bis 7 gelöst.

Siehe Anlage

6. Zur weite	ren Erläuterung sind als Anlagen beigefügt:
9	Blatt der Darstellung eines oder mehrerer Ausführungsbeispiele der Erfindung; (falls möglich, Zeichnungen im PowerPoint- oder Designer-Format anfertigen)
	Blatt zusätzliche Beschreibungen (z.B. Laborberichte, Versuchsprotokolle);
	Blatt Literatur, die den Stand der Technik, von dem die Erfindung ausgeht, beschreibt; *)
	sonstige Unterlagen (z.B. Disketten, insbesondere mit Zeichnungen der Ausführungsbeispiele):

^{*)} Bitte Fotokopien oder Sonderdrucke aller zitlerten Veröffentlichungen (Aufsätze vollständig; bei Büchem die relevanten Kapitel) mit vollständigen bibliographischen Daten beifügen.

Blatt			ktenzeichen der PA				
		Dienststellen sind an der Erfindi					- ·
Ö.		die Erfindung bereits erprobt (Du in ja, Ergebnis:					
9.	Für wel	che Erzeugnisse ist die Erfindung	anwendbar? <u>Ti</u>	nermoelektrische	Bauelemente	· 	_
10.	Ist die A	Anwendung der Erfindung vorges	ehen?				
	_ nei	n 🔀 ja, bei: MicroPelt (Infine	on Ventures)		· · · · · · · · · · · · · · · · · · ·		
11.	lst ein a	auf der Erfindung beruhendes Erz	eugnis geliefert od	er ist eine Liefen	ung beabsichtigt?	•	
	☐ nei	in 🔀 ja, (voraussichtlich) am	1.7.2003 ; E	Bezeichnung des	Erzeugnisses:	Peltierkühler	
12.		Veröffentlichung der Erfindung b					
		n [ja, (voraussichtlich) am				· · · ·	_
13.	lst eine	Mitteilung der Erfindung an Firm	enfremde beabsich	tigt oder bereits	erfolgt?		
	🔀 nei	in [ja, (voraussichtlich) am	ar				
g. a.	Es wird	gebeten, soweit möglich, die folg	enden Kriterien ab	zuschätzen:			
		Jmgehungsschwierigkeit für W			•		
		Gleichwertige Alternativen					
		praktisch nicht realisierbar					
		erfordern Aufwand					
	1	problemios realisierbar					
	ı						
	b E	Benutzungsattraktivität für Wei	tbewerber				
	,	Wettbewerberinteresse					
	(überragend					•
-	[durchschnittlich					
		minimal					
(\cdot)	c t	Nachweis einer Wettbewerbern	utzuna				
		Benutzungsnachweis					
		problemios möglich					
	j	aufwendig					
	Ì	praktisch unmöglich					
	-						
		Benutzung im Hause					
	ļ	(voraussichtlich) ja					
		offen					
		unwahrscheinlich			•		
			•				
		• "					
			•			•	
					:		

15. Angaben zur Person des/der Erfinder[s] (Erfinder 1 - 4 hier eintragen. Für weitere Erfinder bitte Zusatzblatt beifügen):

Name	Böttner	Schubert	Jägle	
Geburtsname	Böttner	Schubert		
Vorname	Harald	Axel (27 672	Martin	·
APD/Personalnummer*)		877,016112		
Ist dies Ihre erste Erfindungs- meldung an ZT PA?	ja	ja 🔲 🛛 nein	ja □ ⊠ nein	ja □ □ nein
akad. Grad/Titel/Beruf	Dr.Dipl.Chem	Dipl. Physiker	Dipl. Physiker	
zum Zeitpkt. der Erfindung: Werk- stud./Diplomand/Doktorand	ja bitte Vertrags- kopie belfügen	ja D bitte Vertrags- kopie beifügen	ja Ditte Vertrags- kopie beifügen	ja bitte Vertrags- kopie beifügen
Tätigkeit/Stellung im Betrieb (z.B. Laborvorsteher u.ä.)		Entwicklungsingenieur		
Arbeitgeber falls nicht Siemens AG	Fh-IPM	Infineon AG	Fh-IPM	
Creich		CFE		,
Abteilung	KMS	CFE PT TC OPTO	KMS	
Standort	Freiburg	МВ	Freiburg	
Telefon (Amt)	0761 8857121	234 23622	0761 8857 345	
Telefax (Amt)	0761 8857224	234 24791	0761 8857 224	
E-Mail	harald.boettner@ipmk .fhg.de	axel.schubert@infineo n.com	jaegle@ipm.fhg.de	·
Staatsangehörigkeit (falls nicht deutsche)				
Privatanschrift: Straße, Haus-Nr.	Seilerweg 5	Sommerstr. 25	Dorfstr. 37	
Postleitzahl, Wohnort	79108 Freiburg	81543 München	79350 Sexau	
Geburtsdatum	17.10.1949	1.3.1957	14.1.1966	
a) Ihrem Arbeitsgebiet?	⊠ja	⊠ja	⊠ja	☐ ja ☐ nein
b) einem anderen Arbeitsge- biet Ihres Arbeitgebers?	□ ja □ nein	□ ja □ nein	☐ ja ☐ nein	_ja _nein
17. Welchen Anteil an der Erfindung haben Sie?	45 %	10 %	45 %	. %
18. Wurde oder wird die Erfindung auch als VV gemeldet?	□ ja □ nein	□ ja 🗵 nein	□ ja □ nein	□ ja □ nein
19. Falls Sie die Erfindung als freie Erfindung an- sehen, bitte begründen:				
20. Meines/unseres Wissens sind keine weiteren Personen an der Erfindung beteiligt.	Level of The (Unterschrift)	A J LLL (Unterschrift)	944b	(Unterschrift)
//	Compromini	fourerscrimin	I (Onterstant)	I (Omersening)

^{*)} Bitte aus Firmenausweis oder Gehaltsabrechnung entnehmen.

Dr. Langenwalter

11. Juli 2007

AuBi Dünnschichtlot

Harald Böttner, Martin Jägle, Axel Schubert (10%)

Gegenstand der Patentanmeldung

Die vorliegende Patentanmeldung beschreibt die Verwendung von Außi Dünnschichtloten zur Nutzung in Lötverbindungen und vorzugsweise für die Herstellung von thermoelektrischen Bauelementen wie Peltierkühlern und Thermogeneratoren.

Stand der Technik

Die Offenlegungsschrift DE 198 45 104 A1 beschreibt im Detail Verfahren zur Herstellung von thermoelektrischen Wandlern, hergestellt auf Waferniveau in verschiedenen Ausführungsbeispielen. Ein wesentlicher Kernpunkt einiger Ausführungsbeispiele ist, daß Bauelemente aus zwei Substratwafern, beschichtet mit den jeweiligen komplementären n/p-Materialien, hergestellt werden. Ein weiterer Punkt dieser technischen Lehre ist, daß in einem der letzten Verfahrensschritte beide Wafer gegeneinander strukturiert verlötet werden müssen. Dazu sind eine Reihe von Verfahren in der o.g. Offenlegungsschrift angegeben worden. Als für diesen Zweck geeignetes Niedrigtemperaturlot, welches für Anwendungen in der Bauelementeherstellung strukturierbar sein muß, wird hier ausschließlich AuSn angegeben. Grund dafür ist die damit mögliche und für die Funktionsfähigkeit der Bauelemente notwendige niedrige Löttemperatur knapp über der eutektischen Temperatur von 276°C, siehe Bild 1. AuSn wird als Lot standardmäßig in der Elektrotechnik für eine Vielzahl von Anwendungen, auch wegen seines relativ edlen Charakters (hoher Au-Gehalt), eingesetzt.

Problemlösung

Ein Nachteil des Lötpartners AuSn ist die Tatsache, daß dieses Material für die Verwendung in Dünnschichttechnologien z.B. im Falle gesputterter Kontakte als spezielles Target mit der Bruttozusammensetzung der eutektischen Legierung hergestellt werden muß. Von Mehrkomponententargets ist bekannt, daß diese ihre Zusammensetzung durch preferentielles Sputtern unterschiedlicher Elemente mit der Zeit verändern, so daß das prinzipielle Problem der Veränderung der Zusammensetzung der aufgesputterten Dünnschicht immer vorhanden ist. Das analoge Problem ergibt sich bei der thermischen Verdampfung aus einer Mischquelle. Ein weiterer signifikanter Nachteil dieses Lotes für das oben genannte Wafer/Wafer Bonden ergibt sich auch direkt aus dem Phasendiagramm von AuSn, Bild 1. Beginnend am Eutektikum mit 70at% Au steigt die Temperatur der Soliduskurve mit steigendem Au-Gehalt massiv an. Au ist entsprechend der o.g. Offenlegungsschrift bevorzugter Kontaktpartner. Der Lötvorgang ist also wegen des Partners Au quasi selbststoppend. Eine Prozeßoptimierung ist also erschwert. Da der Lötvorgang zur Schonung des gesamten Bauelementaufbaues bei möglichst geringen Temperaturen durchgeführt werden muß, darf die Löttemperatur die eutektische Temperatur von 276°C nicht weit übersteigen.

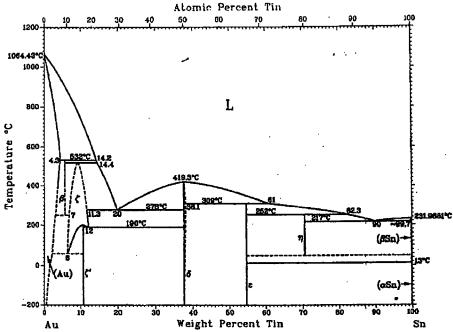


Bild 1: Phasendiagramm Au-Sn

Für die technologische Weiterverarbeitung ist der Anteil des unedlen Sn von 30at% ebenfalls von Nachteil. Ein weiterer Nachteil liegt in der Tatsache, daß AuSn-Schichten sich wegen der extrem unterschiedlichen chemischen Eigenschaften der beteiligten Elemente nur schlecht naßchemisch ätzen lassen. Zudem besteht beim naßchemischen Ätzen von AuSn immer die Gefahr der Bildung von feinverteiltem SnO₂, was üblicherweise gut haftet. Für Technologieschritte, die auf eine mögliche Naßätzung folgen, ist die Verschmutzung mit SnO₂ ein unkalkulierbares Risiko. Das hat zur Folge, daß AuSn üblicherweise mittels eines Lift-Off-Prozesses strukturiert wird. Bei typischen Schichtdicken für solche Dünnschichtlötprozesse, die vorzugsweise im Bereich ~1-2µm liegen, ist dies ein bekanntermaßen erhebliches technologisches Problem.

Die Nachteile dieses Verhaltens sind damit offensichtlich. Erfinderische Aufgabe ist es deshalb

ein Niedrigtemperaturlot zu entwickeln das:

- 1. eine ähnliche eutektische Temperatur aufweist,
- ein Einsatz der am Lot beteiligten Komponenten in Elementform möglich macht.
- 3. geringe Toxidität aufweist.
- 4. einen ähnlichen edlen Charakter hat.
- 5. leicht verarbeitbar und leicht strukturierbar ist ,
- 6. mit Au gut zu verlöten ist,
- in der Nähe des Eutektikums mit steigendem Au-Gehalt einen geringen Anstieg in der Soliduskurve aufweist.

Die erfinderische Aufgabe wird durch die Verwendung von B1 als Lötpartner gelöst.

- Zu 1: "ähnliche eutektische Temperatur": Das Phasendiagramm AuBi, Bild 2, weist die notwendige geringe eutektische Temperatur auf. Mit 241°C für die eutektische Temperatur sind die Verhältnisse noch signifikant günstiger
- Zu 2: _als Element einsetzbar*
 Bi ist als Element einsetzbar
- Zu 3: "geringe Toxidität"
 Bi ist als Element im üblichen Umgang ungiftig, deshalb ist nach den deutschen Vorschriften keine der Sichheitskennzeichnungen notwendig

Zu 4: "ähnlicher edler Charakter"

Bi ist als edles Element bekannt und kommt in der Natur gediegen vor

Zu 5: "leichte Verarbeitbarkeit"

Bi ist in Dünnschichtprozessen leicht zu verarbeiten und zu ätzen

Zu 6: "gut verlötbar mit Au"

Dies ist entsprechend der erfindungsgemäßen Ausführungsformen durch den eutektischen Kontakt gewährleistet

Zu 7: "mit steigendem Au-Gehalt muß ein geringer Anstieg der Soliduskurve vorhanden sein"

Dies entspricht den Angaben im Phasendiagramm

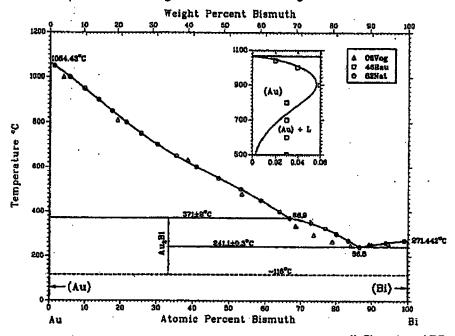


Bild 2: Phasendiagramm Au-Bi

Für z.B. die Herstellung von dünnschichtthermoelektrischen Bauelementen, wie auch beschrieben in der o.g. Offenlegungsschrift, vereinfacht sich der dort beschriebene Herstellungsablauf wesentlich. Der Lötpartner Bi ist im Gegensatz zum Lötpartner AuSn, s.o., leicht strukturierbar. Bei naßchemischen Verfahren bilden sich hier keine störenden Reaktionsprodukte. Der Lötvorgang wird vereinfacht durch die Ausbildung des AuBi-Eutektikums zwischen den Au- und Bi-Schichten. Die flache Soliduskurve zur Au reichen Seite ergibt darüber hinaus Spielraum in der Prozeßgestaltung des Lötens, weil ein selbst-stoppender Lötprozeß, wie im Falle von AuSn, hier nicht ins Gewicht fällt.

Ausführungsbeispiele:

In den folgenden Ausführungsbeispielen werden sowohl mögliche Herstellungen als auch Anwendungen erläutert.

Beispiel 1: Herstellung einer lötfähigen Bi- Dünnschichtstruktur durch Ätzverfahren

Die Herstellung strukurierter lötfähiger Bi-Schichten erfolgt nach den üblichen Methoden der Dünnschichttechnik.

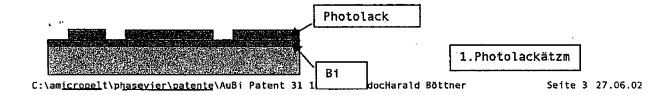




Bild 3: Beispiel 1: Schematische Verdeutlichung geätzt strukturierter Bi Schichten

Beispiel 1, Bild 3, zeigt die Herstellung von Bi-Schichten über Ätzverfahren, wobei sowohl nasse als auch trockene Verfahren eingesetzt werden können. Analog können Au-Schichten (nicht abgebildet) hergestellt werden. Die Dicken für beide Materialien liegen im Bereich zwischen wenigen 100nm bis wenigen µm, vorzugsweise um 1-2µm. Die Materialien der prozesstechnischen Hilfsschichten für Ätzung oder Lift-off richten sind in ihrer Beschaffenheit und Schichtdicke nach den Erfordernissen der Lötmaterialien sowie der eingesetzten Strukturierungstechnologie. Vorzugsweise kann für beide Lötpartner Au und Bi und beide erwähnten Ätztechnologien Photolack eingesetzt werden.

Beispiel 2: Herstellung einer lötfähigen Bi-Dünnschichtstruktur durch Lift-off Verfahren

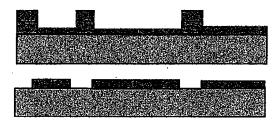


Bild 4: Beispiel 2: Schematische Darstellung Lift-off strukturierter Bi-Schichten

Beispiel 2, Bild 4, zeigt schematisch die Herstellung über einen Lift-off Prozeß. Die Dicken für beide Materialien und Technologien liegen im Bereich zwischen wenigen 100nm und wenigen µm, vorzugsweise um 1-2µm. Die Materialien der prozesstechnischen Hilfsschichten für Ätzung oder Lift-off richten sind in ihrer Beschaffenheit und Schichtdicke nach den Erfordernissen der Lötmaterialien sowie der eingesetzten Strukturierungstechnologie. Vorzugsweise kann für beide Lötpartner Au und Bi und übliche physikalische Beschichtungsverfahren Photolack für den Lift-off Prozeß eingesetzt werden.

Beispiel 3: Ausführungsbeispiel der eutektischen Außi-Dünnschichtlötverbindung



Bild 5: Beispiel3: Schema einer eutektischen Lötung mit strukurierten Lötmetallen während der Justierung vor dem Lötvorgang

Bild 5 zeigt schematisch ein Ausführungsbeispiel der eutektischen Außi Dünnschichtlötverbindung mit strukurierten Metallschichten direkt vor dem Lötvorgang.



Bild 6: Beispiel 3: Schema des Schichtaufbaues nach dem Lötvorgang

Beispiel 3, Bild 6, zeigt schematisch das Ausführungsbeispiel der eutektischen Außi-Dünnschichtlötverbindung mit strukurierten Metallschichten nach Ausbildung des Eutektikums. Wesentliches Merkmal der erfindungsgemäßen eutektischen Lötung ist der in Bild 6 gezeigte Schichtaufbau. Nach dem Lötvorgang ist zwischen noch bestehenden Anteilen unverbrauchten Quellenmaterials das Eutektikum ausgebildet. Als Vorstufe kann u.U. ein Interdiffusionskontakt aus Au/Bi eingesetzt werden (nicht abgebildet). Des weiteren ist es möglich, wie im Falle von AuSn, die eutektische Zusammensetzung Au zu Bi durch entsprechende Vorgaben während der jeweiligen physikalischen Beschichtungsmethode als physikalische Mischung voreinzustellen und damit u.U. als zusätzliche Lotschicht zu verwenden (nicht abgebildet).

Beispiel 4: Ausführungsbeispiel der eutektischen Lötverbindung in einem Bauelement mit zusätzlichen funktionellen Schichten.

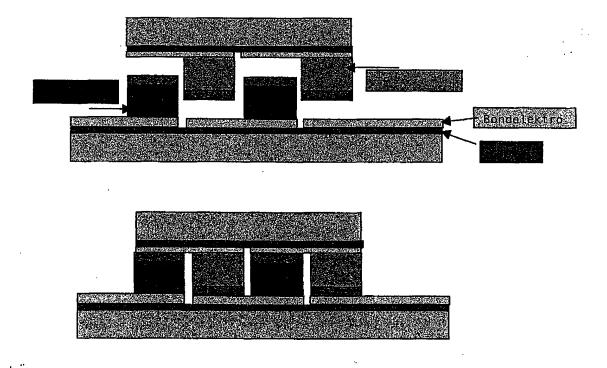


Bild 7: Beispiel 4: Ausführungsbeispiel der eutektischen Lötung in einem Bauelement

Beispiel 4, Bild 7, zeigt schematisch ein Ausführungsbeispiel der eutektischen AuBi-Dünnschichtlötverbindung in einem thermoelektrischen Bauelement mit zwei komplementären n/p-Wafern vor -oberes Bild- und nach der Lötung-unteres Bild. Aufbau und Struktur der komplementären n/p-Wafer entsprechen einem Ausführungsbeispiel in der o.g. Offenlegungsschrift. Im Bild 7 ist die Metallschichtanordnung zur Ausführung der eutektischen Lötung angegeben. Weitere notwendige Metallschichten für Schichthaftung und/oder Diffusionsbarrieren sind nicht Teil dieser technischen Lehre. Die im Beispiel 4 vorgegebene Metallschichtanordnung mit Au auf dem Substrat und Bi auf der funktionellen thermoelektrischen Schicht kann auch in der komplementären Anordnung eingesetzt werden.

In Weiterführung des Beispiels 5 werden in Bild 8 schematisch zwei Ausführungsbeispiele, Beispiel 6, für die Nutzung des Lotes ohne elektrische Funktionalität gegeben. Hier wird das Lot zum Aufbonden einer Fluidikzelle und/oder eines kapazitiven Feuchtsensors genutzt, wobei dafür ebenfalls beide möglichen Schichtreihenfolgen für die Lotmetalle genutzt werden können. Die IDK-Struktur ist zur leichteren Erkennung in die in die Papierebene gekippt. In diesem Beispiel wird schematisch die Nutzung des erfindungsgemäßen Lotes für die Thermostatisierung einer Fluidikzelle auf einem Peltierkühler gezeigt.

Hier wird sowohl die innere Haftqualität der eutektischen Verbindung, als auch die gute thermische Ankopplung an den Peltierkühlkörper genutzt. Eine elektrische Nutzung der Lotverbindung liegt hier nicht vor

Beispiel 7: Eutektisches Lot als Bondkontakt mit elektrischer Funktionalität zur Laserkühlung (Nutzung in Submounttechnologien) und ohne elektrische Funktionalität zum Aufbonden von Kühlkörpern

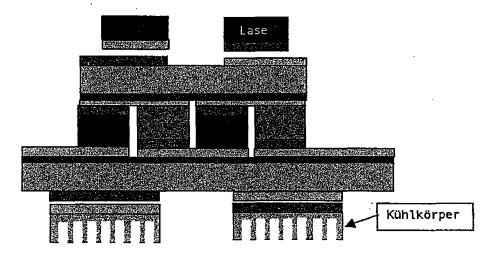


Bild 9: Beispiel 7: Ausführungsbeispiel des eutektischen Lotes mit elektrischer Funktionalität zur Laserkühlung und ohne elektrische Funktionalität zum Aufbonden von Kühlkörpern

():

In Weiterführung des Beispiels 5 wird in Bild 9 schematisch, Beispiel 7, die simultane Nutzung des Lotes mit und ohne elektrische Funktionalität gezeigt. Hier wird das Lot in Erweiterung zum Beispiel 5 zum Aufbonden von Kühlkörpern genutzt, wobei dafür ebenfalls beide möglichen Schichtreihenfolgen, siehe Bild 9, für die Lotmetalle genutzt werden können. Der Kühlkörper kann aus einem (100) anisotrop mit KOH geätztem Si-Wafer bestehen. In diesem Anwedungsbeispiel wird sowohl die innere Haftqualität der eutektischen Verbindung, als auch die gute thermische Ankopplung an den Peltierkühlkörper genutzt. Eine elektrische Nutzung liegt hier nicht vor.

In Weiterführung des Beispiels 5 werden in Bild 8 schematisch zwei Ausführungsbeispiele, Beispiel 6, für die Nutzung des Lotes ohne elektrische Funktionalität gegeben. Hier wird das Lot zum Aufbonden einer Fluidikzelle und/oder eines kapazitiven Feuchtsensors genutzt, wobei dafür ebenfalls beide möglichen Schichtreihenfolgen für die Lotmetalle genutzt werden können. Die IDK-Struktur ist zur leichteren Erkennung in die in die Papierebene gekippt. In diesem Beispiel wird schematisch die Nutzung des erfindungsgemäßen Lotes für die Thermostatisierung einer Fluidikzelle auf einem Peltierkühler gezeigt.

Hier wird sowohl die innere Haftqualität der eutektischen Verbindung, als auch die gute thermische Ankopplung an den Peltierkühlkörper genutzt. Eine elektrische Nutzung der Lotverbindung liegt hier nicht vor.

Beispiel 7: Eutektisches Lot als Bondkontakt mit elektrischer Funktionalität zur Laserkühlung (Nutzung in Submounttechnologien) und ohne elektrische Funktionalität zum Aufbonden von Kühlkörpern

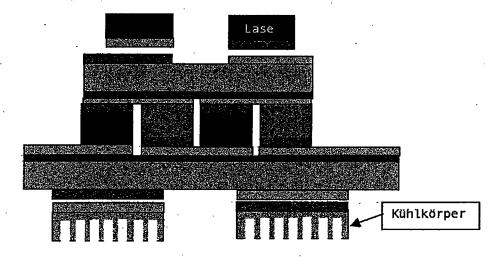


Bild 9: Beispiel 7: Ausführungsbeispiel des eutektischen Lotes mit elektrischer Funktionalität zur Laserkühlung und ohne elektrische Funktionalität zum Aufbonden von Kühlkörpern

()

In Weiterführung des Beispiels 5 wird in Bild 9 schematisch, Beispiel 7, die simultane Nutzung des Lotes mit und ohne elektrische Funktionalität gezeigt. Hier wird das Lot in Erweiterung zum Beispiel 5 zum Aufbonden von Kühlkörpern genutzt, wobei dafür ebenfalls beide möglichen Schichtreihenfolgen, siehe Bild 9, für die Lotmetalle genutzt werden können. Der Kühlkörper kann aus einem (100) anisotrop mit KOH geätztem Si-Wafer bestehen. In diesem Anwedungsbeispiel wird sowohl die innere Haftqualität der eutektischen Verbindung, als auch die gute thermische Ankopplung an den Peltierkühlkörper genutzt. Eine elektrische Nutzung liegt hier nicht vor.

Ansprüche:

Au/Bi eutektische Dünnschichtlote gebildet aus den Elementen Au/Bi eutektische Dünnschichtlote gebildet aus der eutektischen Zusammensetzung Au/Bi eutektische Dünnschichtlote, hergestellt über PVD Methoden Au/Bi eutektische Dünnschichtlote, hergestellt mit einer Schicht aus der physikalischen Mischung der beteiligten Elemente in den Konzentrationsverhältnissen des Eutektikums Au/Bi eutektische Dünnschichtlote in Schichtdicken von 100nm bis zu einigen Au/Bi eutektische Dünnschichtlote in Schichtdicken von vorzugsweise 1-2µm Lotaufbau mit eutektischer Phase mit und ohne restliche Quellenschichten Lotaufbau ohne eutektische Phase dafür mit Interdiffusionsschicht (Au/Bi) mit und ohne restliche Quellenschichten Au/Bi-Dünnschichtlote mit elektrischer Funktionalität Au/Bi-Dünnschichtlote mit thermischer Funktionalität Au/Bi-Dünnschichtlote mit haftender Funktionalität Au/Bi-Dünnschichtlote für den Aufbau elektronischer Bauelemente Au/Bi-Dünnschichtlote für den Aufbau thermoelektrischer Bauelemente Au/Bi-Dünnschichtlote für die beidseitige Nutzung eines Substrates Au/Bi-Dünnschichtlote für die Nutzung in Submounttechnologien